



SELECCIÓN PROFESOR CATEDRA

CÓDIGO: DES-FO-15

VERSIÓN: 1

VIGENCIA: Marzo de 2023

PÁGINA: 1 de 1

Información de Selección	
Facultad de Ingeniería de Sistemas Selección Profesor para el Área Académica de Informática y computación Convocatoria para contratación por la modalidad de profesor Hora Cátedra para el período 2026-1	
Asignaturas y/o Temáticas	INTRODUCCION A LA COMPUTACION - LOGICA DE PROGRAMACION - LOGICA DE PROGRAMACION - ELECTRONICA I
Áreas de Conocimiento	<input checked="" type="checkbox"/> Economía, Administración, Contaduría y afines <input checked="" type="checkbox"/> Ingeniería, Arquitectura, Urbanismo y afines <input checked="" type="checkbox"/> Matemáticas y Ciencias Naturales <input type="checkbox"/> Ciencias Sociales y Humanas <input checked="" type="checkbox"/> Ciencias de la Educación <input type="checkbox"/> Ciencias de la Salud <input type="checkbox"/> Agronomía, Veterinaria y afines
Perfil del Docente	Pregrado: Licenciados o Ingeniería de Sistemas, Ingeniería Informática, Ingeniería de Software, Ingeniería Electrónica, Ciencias de la Computación, Ingeniería Telemática. Posgrado: Preferiblemente con título de Especialización o Maestría Experiencia docente universitaria: 1 año si no cuenta con la experiencia en la industria. Experiencia profesional: 1 año si no cuenta con experiencia docente Aptitudes y conocimientos específicos: Debe poseer sólidos conocimientos en fundamentos de computación, hardware, sistemas operativos y aplicaciones ofimáticas; lógica de programación, algoritmia, estructuras de datos básicas y desarrollo de algoritmos; así como principios de electrónica, circuitos eléctricos y digitales, componentes electrónicos y medición de señales. Además, debe contar con aptitudes pedagógicas para explicar conceptos abstractos y técnicos de manera clara y progresiva, desarrollar pensamiento lógico y analítico, integrar la teoría con la práctica mediante ejercicios y proyectos, motivar y guiar a los estudiantes, fomentar el trabajo colaborativo, manejar herramientas tecnológicas y entornos de desarrollo y laboratorio, mantenerse actualizado en tendencias de programación y electrónica, y demostrar ética profesional y compromiso con la formación de los estudiantes.
Disponibilidad de Tiempo	Total: <u>15</u> horas semanales Jornada: Dia <input checked="" type="checkbox"/> Tarde <input type="checkbox"/> Noche <input checked="" type="checkbox"/> Combinada <input type="checkbox"/> Instalación: UPK –Tintal <input checked="" type="checkbox"/> Centro <input type="checkbox"/> Ambos <input type="checkbox"/>



Escuela Tecnológica
Instituto técnico central

SELECCIÓN PROFESOR CATEDRA

CÓDIGO: DES-FO-15

VERSIÓN: 1

VIGENCIA: Marzo de 2023

PÁGINA: 2 de 1

	Horario de Clases												SABADO						
	ASIGNATURA		IH	CURSO	LUNES		MARTES		MIERCOLES		JUEVES		VIERNES						
ASIGNATURA	IH	CURSO	BL.	BL.	Y3	Y4	AULA	Y3	Y4	AULA	Y3	Y4	AULA	Y3	Y4	AULA	Y3	Y4	AULA
INTRODUCCION A LA COMPUTACION	2.5	TS1B									18-20		M106						
LOGICA DE PROGRAMACION	5.0	TS1B	18-20		M107											18-20	M207		
LOGICA DE PROGRAMACION	5.0	TS1Y	20-22		M106												20-22	M104	
ELECTRONICA I	2.5	TS4A									8-10		EN104						

Fecha de la oferta laboral	La presente oferta laboral se publicará en la página web de la Institución el día 29 de enero de 2026.
Documentos que debe anexar	Los aspirantes deberán entregar la Hoja de Vida con los correspondientes soportes requeridos en el perfil docente, en un solo archivo pdf, dentro de los dos (2) días hábiles siguientes al último día de publicación al correo institucional sistemas@itc.edu.co apoyosistemas@itc.edu.co
Fecha y lugar de recepción de documentos	Correo institucional: sistemas@itc.edu.co apoyosistemas@itc.edu.co Fecha y hora máxima: 29 de enero de 2026 – 11:00 pm
Comunicación de Resultados	Se comunicará el resultado al candidato seleccionado al correo registrado en la Hoja de Vida